Конфигурация PIC18F14K22.

CONFIG1H = 0xD8

|  |  |  |  |
| --- | --- | --- | --- |
| **Биты** | **Поле** | **Описание** | **Значение** |
| 7 | IESO | Разрешение Two-Speed Start-up режима. Если «1», устройство будет исполнять инструкции, используя внутренний осциллятор во время периода OST Primary External Oscillator. | 1 |
| 6 | FCMEN | Бит разрешения Fail-Safe Clock Monitor. Монитор следит за внешним тактовым источником, и если он сбоит, переключат источник на внутренний генератор. | 1 |
| 5 | PCLKEN | Разрешение программного управления Primary External Oscillator. Если «1», то можно управлять им посредством PRI\_SD бита в регистре OSCCON2. | 0 |
| 4 | PLL\_EN | Бит разрешения PLL. Если «1», частота осциллятора умножается на 4. Если «0» - PLL управляется программно. | 1 |
| 3-0 | FOSC<3:0> | Биты выбора осциллятора – внутренний RC осциллятор. | 8 |

CONFIG2L = 0x1F

|  |  |  |  |
| --- | --- | --- | --- |
| 7-5 | - | Не реализовано, читается как «0». | 0b000 |
| 4-3 | BORV<1:0> | Биты установки порога просадки, вызывающего сброс – 1.9В. | 0b11 |
| 2-1 | BOREN<1:0> | Биты разрешения схемы сброса по просадке. 11 – сброс разрешен только в аппаратуре (SBOREN запрещен – нельзя запрещать или разрешать программно). | 0b11 |
| 0 | #PWRTEN | Разрешение таймера задержки включения (удержание в состоянии сброса). | 1 |

CONFIG2H = 0x00

|  |  |  |  |
| --- | --- | --- | --- |
| 7-5 | - | Не реализовано, читается как «0». | 0b000 |
| 4-1 | WDTPS<3:0> | Установка пост-делителя сторожевого таймера – 1:1 | 0b0000 |
| 0 | WDTEN | Бит разрешения сторожевого таймера – «1» - всегда разрешен и SWDTEN не влияет. «0» - управляется битом SWDTEN. | 0 |

CONFIG3H = 0x88

|  |  |  |  |
| --- | --- | --- | --- |
| 7 | MCLRE | Бит разрешения #MCLR – «1» - #MCLR разрешен, RA3 вход запрещен. «0» - RA3 вход разрешен, #MCLR запрещен. | 1 |
| 6-4 | - | Не реализовано, читается как «0». | 0b000 |
| 3 | HFOFST | Бит быстрого старта HFINTOSC. «1» - HFINTOSC начинает тактировать CPU без ожидания стабильности осциллятора. «0» - системный тактовый источник удерживается в выключенном состоянии до тех пор, пока HFINTOSC не станет стабилен. | 1 |
| 2-0 | - | Не реализовано, читается как «0». | 0b000 |

CONFIG4L = 0x80

|  |  |  |  |
| --- | --- | --- | --- |
| 7 | #BKBUG | Бит разрешения фонового отладчика. Используется только для ICD устройства. Иначе этот бит не реализован и читается как «0». | 1 |
| 6 | ENHCPU | Бит разрешения Enhanced CPU | 0 |
| 5-4 | - | Не реализовано, читается как «0». | 0b00 |
| 3 | BBSIZ | Бит выбора размера загрузочного блока. «1» - блок размером в 2кСлова, «0» - блок размером 1кСлово. | 0 |
| 2 | LVP | Бит разрешения ICSP c единственным каналом питания. | 0 |
| 1 | - | Не реализовано, читается как «0». | 0 |
| 0 | STVREN | Бит разрешения сброса по переполнению стека. | 0 |

CONFIG5L = 0x03

|  |  |  |  |
| --- | --- | --- | --- |
| 7-2 | - | Не реализовано, читается как «0». | 0b000000 |
| 1 | CP1 | Бит Code Protection. «1» - блок 1 не защищен. | 1 |
| 0 | CP0 | Бит Code Protection. «1» - блок 0 не защищен. | 1 |

CONFIG5H = 0xC0

|  |  |  |  |
| --- | --- | --- | --- |
| 7 | CPD | Бит защиты данных EEPROM. «1» - данные не защищены. | 1 |
| 6 | CPB | Бит защиты загрузочного блока. «1» - загрузочный блок не защищен. | 1 |
| 5-0 | - | Не реализовано, читается как «0». | 0b000000 |

CONFIG6L = 0x03

|  |  |  |  |
| --- | --- | --- | --- |
| 7-2 | - | Не реализовано, читается как «0». | 0b000000 |
| 1 | WRT1 | Бит защиты от записи. «1» - блок 1 не защищен от записи. | 1 |
| 0 | WRT0 | Бит защиты от записи. «1» - блок 0 не защищен от записи. | 1 |

CONFIG6H = 0xE0

|  |  |  |  |
| --- | --- | --- | --- |
| 7 | WRTD | Бит защиты данных EEPROM от записи. «1» - данные не защищены от записи. | 1 |
| 6 | WRTB | Бит защиты загрузочного блока от записи. «1» - загрузочный блок не защищен от записи. | 1 |
| 5 | WRTC | Бит защиты регистров конфигурации от записи. Этот бит доступен только для чтения при нормальном исполнении. Бит может быть записан только в режиме программирования. «1» - регистры конфигурации не защищены от записи. | 1 |
| 4-0 | - | Не реализовано, читается как «0». | 0b00000 |

CONFIG7L = 0x03

|  |  |  |  |
| --- | --- | --- | --- |
| 7-2 | - | Не реализовано, читается как «0». | 0b000000 |
| 1 | EBTR1 | Бит защиты табличного чтения. «1» - блок 1 не защищен от табличного чтения из других блоков | 1 |
| 0 | EBTR0 | Бит защиты табличного чтения. «1» - блок 0 не защищен от табличного чтения из других блоков | 1 |

CONFIG7H = 0x40

|  |  |  |  |
| --- | --- | --- | --- |
| 7 | - | Не реализовано, читается как «0». | 0 |
| 6 | EBTRB | Защита загрузочного блока от табличного чтения из других блоков. «1» - загрузочный блок не защищен. | 1 |
| 5-0 | - | Не реализовано, читается как «0». | 0b000000 |